

プラットフォーム、CPU 対応表

インテル(R) ソフトウェア 開発製品		IA-32		PCA	
		Windows XP	プロセッサ	Windows CE (サポートしているバージョン)	プロセッサ
コンパイラ	C++	対応	インテル® Pentium® II プロセッサ以上	Microsoft Windows CE 3.0 Microsoft Windows CE .NET 4.1 Microsoft Windows CE .NET 4.2 Midrosoft Windows CE .NET 5.0	インテル® PXA25x プロセッサ インテル® PXA26x プロセッサ インテル® PXA27x プロセッサ
製品名		Windows 版インテル C++ コンパイラ 8.1		インテル C++ コンパイラ 1.2.1 eMbedded Visual C++ 版 (IA 用コンパイラに同梱) インテル C++ コンパイラ 1.2.1 Platform Builder for Microsoft Windows CE.NET 版	
パフォーマンス アナライザ	VTune	対応	インテル® Pentium® 4 プロセッサ インテル® Xeon™ プロセッサ MP インテル® Itanium 2 プロセッサ EM64T対応インテルプロセッサ	Microsoft Windows CE .NET 4.2 Midrosoft Windows CE .NET 5.0 (対応予定)	インテル® PXA25x プロセッサ インテル® PXA26x プロセッサ インテル® PXA27x プロセッサ
製品名		VTune™ パフォーマンス・アナライザ 7.2 (XScale™ テクノロジ対応モジュール同梱)			
ライブラリ	IPP	対応	インテル® Pentium® 4 プロセッサ インテル® Xeon™ プロセッサ MP インテル® Itanium 2 プロセッサ EM64T対応Xeonプロセッサ	Windows Mobile 2003 software * WinCE OS を公式にサポートする予定です	インテル® PXA25x プロセッサ インテル® PXA26x プロセッサ インテル® PXA27x プロセッサ
製品名		インテル® インテグレートッド・パフォーマンス・プリミティブ (インテル IPP) 4.1 (XScale™ テクノロジ対応モジュール同梱)			

プラットフォーム、CPU 対応表

インテル(R) ソフトウェア開発製品	Linux		
	ターゲットプラットフォーム	プロセッサ	開発環境
IPP 3.0	Intel® DBPXA250, DBPXA255, DBPXA262, および DBPXA263 プラットフォーム	PXA 25x PXA 26x	# GNU Tool Chain ('arm-linux' target) gcc 2.95.3、glibc 2.2.3 および binutils 2.11.2、Red Hat* RPM バージョン 3.0.3 またはそれ以上
IPP 4.1 PXA 25x および PXA 26x 対応 IPP	Intel DBPXA250, DBPXA255, DBPXA262, または DBPXA263 開発プラットフォーム	PXA 25x PXA 26x	# xscale_le-gcc (GCC) 3.2.1 20020930 (MontaVista), glibc 2.2.5 および binutils 2.12.1 # arm-linux-gcc (GCC) 3.3.2, glibc 2.3.2 および binutils 2.14.90.0.7 20031029 Red Hat RPM version 4.0.3 またはそれ以上
IPP 4.1 ワイヤレス MMX テクノロジー対応 IPP	ワイヤレス MMX テクノロジー対応 PCA プロセッサをサポートしているプラットフォーム (インテル PXA27x プロセッサ開発キット)	PXA 27x	# iwmmxt_le-gcc 3.3 (MontaVista), glibc 2.3.2 および binutils 2.14 20030612 # arm-linux-gcc (GCC) 3.3.2, glibc 2.3.2 および binutils 2.14.90.0.7 20031029 Red Hat RPM バージョン 4.0.3 かそれ以上

IPP 4.x のホスト システム要件

- インテル Pentium 4 プロセッサ 1.5 Ghz、512MB RAMかそれ以上を搭載しているシステム
- Red Hat Linux 7.2 またはそれ以上

IPP 3.0 用のホスト システム要件

- インテル® Pentium® III プロセッサ 500 MHz ベースのシステム、128MB かそれ以上を搭載しているシステム
- Red Hat 6.1 またはそれ以上

- IPP3.0は、インテルのサイトにてダウンロードによる無償提供がなされておりましたが、現在そのサービスは終了しております。
- IPP3.0に関するQAサポートは行っておりません。

Update (4.0 -> 4.1)

Section New	Intel® IPP APIs
Audio codec	ippsDecodeChanPairElt_MPEG4_AAC
Video codec	ippiInterpolateLuma_H264_8u_C1R ippiInterpolateChroma_H264_8u_C1R ippiPredictIntra_4x4_H264_8u_C1R ippiPredictIntra_16x16_H264_8u_C1R ippiPredictIntraChroma8x8_H264_8u_C1R ippiTransformDequantLumaDCFromPair_H264_8u16s_C1 ippiTransformDequantChromaDCFromPair_H264_8u16s_C1 ippiDequantTransformResidualFromPairAndAdd_H264_8u_C1 ippiFilterDeblockingLuma_VerEdge_H264_8u_C1IR ippiFilterDeblockingLuma_HorEdge_H264_8u_C1IR ippiFilterDeblockingChroma_VerEdge_H264_8u_C1IR ippiFilterDeblockingChroma_HorEdge_H264_8u_C1IR ippiDecodeCoeffsToPairCAVLC_H264_1u8u ippiDecodeChromaDCCoeffsToPairCAVLC_H264_1u8u
Image Processing	ippiYCbCr420RszCscRotRGB_8u_P3C3R ippiYCbCr420RszRot_8u_P3R ippiYCbCr422RszRot_8u_P3R Signal Processing ippsFFTFwd_CToC_32sc_Sfs ippsFFTInitAlloc_C_32sc ippsFFTGetBufSize_C_32sc ippsFFTFree_C_32sc ippsFFTFwd_RToCCS_16s32s_Sfs ippsFFTInv_CCSToR_32s16s_Sfs ippsFFTInv_CCSToR_32s_Sfs ippsFFTInitAlloc_R_16s32s ippsFFTInitAlloc_R_32s ippsFFTGetBufSize_R_16s32s ippsFFTGetBufSize_R_32s ippsFFTFree_R_16s32s ippsFFTFree_R_32s

Update (3.0 -> 4.0)

追加関数

Section	New Intel® IPPs
Audio Codec	ippDecodeMainHeader_AAC ippDecodeExtensionHeader_AAC
ippDecodePNS_AA	ippLongTermReconstruct_AAC_32s ippMDCTFwd_AAC_32s ippEncodeTNS_AAC_32s_I ippLongTermPredict_AAC_32s ippNoiselessDecode_AAC ippLtpUpdate_AAC_32s ippHuffmanDecodeSfbMbp_MP3_1u32s
Image Codec	ippiEncodeHuffmanSpecGetBufSize_JPEG_8u ippiEncodeHuffmanStateGetBufSize_JPEG_8u ippiEncodeHuffmanStateInit_JPEG_8u ippiEncodeHuffman8x8_DCFirst_JPEG_16s1u_C1 ippiEncodeHuffman8x8_DCRefine_JPEG_16s1u_C1 ippiEncodeHuffman8x8_ACFirst_JPEG_16s1u_C1 ippiEncodeHuffman8x8_ACRefine_JPEG_16s1u_C1 ippiDecodeHuffmanSpecGetBufSize_JPEG_8u ippiDecodeHuffmanStateGetBufSize_JPEG_8u ippiDecodeHuffmanStateInit_JPEG_8u ippiDecodeHuffman8x8_DCFirst_JPEG_1u16s_C1 ippiDecodeHuffman8x8_DCRefine_JPEG_1u16s_C1 ippiDecodeHuffman8x8_ACFirst_JPEG_1u16s_C1 ippiDecodeHuffman8x8_ACRefine_JPEG_1u16s_C1
Cryptography	ippBlowfishBufferSize ippBlowfishInit ippBlowfishEncryptECB ippBlowfishDecryptECB ippBlowfishEncryptCBC ippBlowfishDecryptCBC

ippsBlowfishEncryptCFB
ippsBlowfishDecryptCFB
ippsTwofishBufferSize
ippsTwofishInit
ippsTwofishEncryptECB
ippsTwofishDecryptECB
ippsTwofishEncryptCBC
ippsTwofishDecryptCBC
ippsTwofishEncryptCFB
ippsTwofishDecryptCFB
ippsSHA256BufferSize
ippsSHA256Init
ippsSHA256Update
ippsSHA256Final
ippsSHA256MessageDigest
ippsSHA384BufferSize
ippsSHA384Init
ippsSHA384Update
ippsSHA384Final
ippsSHA384MessageDigest
ippsSHA512BufferSize
ippsSHA512Init
ippsSHA512Update
ippsSHA512Final
ippsSHA512MessageDigest
ippsMD5BufferSize
ippsMD5Init
ippsMD5Update
ippsMD5Final
ippsMD5MessageDigest
ippsHMACSHA1BufferSize
ippsHMACSHA1Init
ippsHMACSHA1Update
ippsHMACSHA1Final

ippsHMACSHA1MessageDigest
ippsHMACSHA256BufferSize
ippsHMACSHA256Init
ippsHMACSHA256Update
ippsHMACSHA256Final
ippsHMACSHA256MessageDigest
ippsHMACSHA384BufferSize
ippsHMACSHA384Init
ippsHMACSHA384Update
ippsHMACSHA384Final
ippsHMACSHA384MessageDigest
ippsHMACSHA512BufferSize
ippsHMACSHA512Init
ippsHMACSHA512Update
ippsHMACSHA512Final
ippsHMACSHA512MessageDigest
ippsHMACMD5BufferSize
ippsHMACMD5Init
ippsHMACMD5Update
ippsHMACMD5Final
ippsHMACMD5MessageDigest
ippsDAADESBufferSize
ippsDAADESInit
ippsDAADESUpdate
ippsDAADESFinal
ippsDAADESMessageDigest
ippsDAATDESBufferSize
ippsDAATDESInit
ippsDAATDESUpdate
ippsDAATDESFinal
ippsDAATDESMessageDigest
ippsDAARijndael128BufferSize
ippsDAARijndael128Init
ippsDAARijndael128Update

	ippsDAARijndael128Final ippsDAARijndael128MessageDigest ippsDAARijndael192BufferSize ippsDAARijndael192Init ippsDAARijndael192Update ippsDAARijndael192Final ippsDAARijndael192MessageDigest ippsDAARijndael256BufferSize ippsDAARijndael256Init ippsDAARijndael256Update ippsDAARijndael256Final ippsDAARijndael256MessageDigest ippsDAABlowfishBufferSize ippsDAABlowfishInit ippsDAABlowfishUpdate ippsDAABlowfishFinal ippsDAABlowfishMessageDigest ippsDAATwofishBufferSize ippsDAATwofishInit ippsDAATwofishUpdate ippsDAATwofishFinal ippsDAATwofishMessageDigest ippsDSABufferSizes ippsDSASInit ippsDSAKeySet ippsDSAKeyGet ippsDSAKeyGen ippsDSAKeyCheck ippsDSASign ippsDSASVerify
Image Processing	ippiResizeCscRtate_8u_C2R ippiYCbCr422ToYCbCr420Rotate_8u_C2P3R ippiYCbCr422ToYCbCr420Rotate_8u_P3R
Signal Processing	ippsFFTFree_C_6sc

Update (3.0 -> 4.0)

削除された関数

Section	Removed Intel® IPPs
Image Codec	ippiLevelShiftSub128_8x8_8u16s_C1 ippiLevelShiftSub128_8x8_8u16s_C1R ippiLevelShiftAdd128_8x8_16s8u_C1 ippiLevelShiftAdd128_8x8_16s8u_C1R ippiDCTQuantFwd_Blocks_JPEG_16s ippiDCTQuantFwd_Blocks_JPEG_16s_I ippiDCTQuantInv_Blocks_JPEG_16s ippiDCTQuantInv_Blocks_JPEG_16s_I ippiEncodeHuffman_Direct_JPEG_DCFirst_16s1u ippiEncodeHuffman_Direct_JPEG_DCRefine_16s1u ippiEncodeHuffman_Direct_JPEG_ACFirst_16s1u ippiEncodeHuffman_Direct_JPEG_ACFine_16s1u ippiEncodeHuffman_Direct_JPEG_ACFinal ippiDecodeHuffman_Direct_JPEG_DCFirst_1u16s ippiDecodeHuffman_Direct_JPEG_DCRefine_1u16s ippiDecodeHuffman_Direct_JPEG_ACFirst_1u16s ippiDecodeHuffman_Direct_JPEG_ACFine_1u16s
Video Codec	ippiUpdateRCModel_MPEG4 ippiUpdateQP_MPEG4
Image Processing	ippiFFTGetSpecize_R_8u ippiFFTInit_R_8u
Signal Processing	ippsSubInv_16s_I ippsSubInv_16s_Isfs ippsConv_16s_D2 ippsConv_16s_D2Sfs ippsConvSize_D2 ippsConvSize ippsFFTFwd_CToCL32_32sc ippsFFTFwd_CToCL64_32sc

ippsFFTFwd_CToCL128_32sc
ippsFFTFwd_CToCL256_32sc
ippsFFTFwd_CToCL512_32sc
ippsFFTFwd_CToCL1024_32sc
ippsFFTInv_CToCL32_32sc
ippsFFTInv_CToCL64_32sc
ippsFFTInv_CToCL128_32sc
ippsFFTInv_CToCL256_32sc
ippsFFTInv_CToCL512_32sc
ippsFFTInv_CToCL1024_32sc
ippsFFTFwd_RTtoCCSL128_16s32sc
ippsFFTFwd_RTtoCCSL256_16s32sc
ippsFFTFwd_RTtoCCSL512_16s32sc
ippsFFTFwd_RTtoCCSL1024_16s32sc
ippsFFTInv_CCSToRL128_32sc32s
ippsFFTInv_CCSToRL256_32sc32s
ippsFFTInv_CCSToRL512_32sc32s
ippsFFTInv_CCSToRL1024_32sc32s
ippsSortAscending_16s

Update (3.0 -> 4.0)

変更された関数

Section	Intel® IPP Version 3.0	Intel® IPP Version 4.0
Audio CODEC	ippsSynthPQMF_MP3_32s16s	ippsSynthPQMF_MP3_32s16s
Image CODEC	ippiBGRToYCbCr444LS_MCU_8u16s_C3P3 ippiBGRToYCbCr422LS_MCU_8u16s_C3P3 ippiBGRToYCbCr411LS_MCU_8u16s_C3P3 ippiBGR555ToYCbCr444LS_MCU_16u16s_C3P3 ippiBGR555ToYCbCr422LS_MCU_16u16s_C3P3 ippiBGR555ToYCbCr411LS_MCU_16u16s_C3P3 ippiBGR565ToYCbCr444LS_MCU_16u16s_C3P3 ippiBGR565ToYCbCr422LS_MCU_16u16s_C3P3 ippiBGR565ToYCbCr411LS_MCU_16u16s_C3P3 ippiYCbCr444ToBGRLS_MCU_16s8u_P3C3	ippiBGRToYCbCr444LS_MCU_8u16s_C3P3R ippiBGRToYCbCr422LS_MCU_8u16s_C3P3R ippiBGRToYCbCr411LS_MCU_8u16s_C3P3R ippiBGR555ToYCbCr444LS_MCU_16u16s_C3P3R ippiBGR555ToYCbCr422LS_MCU_16u16s_C3P3R ippiBGR555ToYCbCr411LS_MCU_16u16s_C3P3R ippiBGR565ToYCbCr444LS_MCU_16u16s_C3P3R ippiBGR565ToYCbCr422LS_MCU_16u16s_C3P3R ippiBGR565ToYCbCr411LS_MCU_16u16s_C3P3R ippiYCbCr444ToBGRLS_MCU_16s8u_P3C3R

	ippiYCbCr422ToBGRLS_MCU_16s8u_P3C3 ippiYCbCr411ToBGRLS_MCU_16s8u_P3C3 ippiYCbCr444ToBGR555LS_MCU_16s16u_P3C3 ippiYCbCr422ToBGR555LS_MCU_16s16u_P3C3 ippiYCbCr411ToBGR555LS_MCU_16s16u_P3C3 ippiYCbCr444ToBGR565LS_MCU_16s16u_P3C3 ippiYCbCr422ToBGR565LS_MCU_16s16u_P3C3 ippiYCbCr411ToBGR565LS_MCU_16s16u_P3C3 ippiDCTQuantFwdTableInit_JPEG_16u ippiDCTQuantFwd_JPEG_16s ippiDCTQuantFwd_JPEG_16s_I ippiDCTQuantInvTableInit_JPEG_16u32s ippiDCTQuantInv_JPEG_16s ippiDCTQuantInv_JPEG_16s_I ippiEncodeHuffmanTableInit_JPEG_8u ippiEncodeHuffman_Direct_JPEG_16s1u ippiDecodeHuffmanTableInit_JPEG_8u ippiDecodeHuffman_Direct_JPEG_1u16s	ippiYCbCr422ToBGRLS_MCU_16s8u_P3C3R ippiYCbCr411ToBGRLS_MCU_16s8u_P3C3R ippiYCbCr444ToBGR555LS_MCU_16s16u_P3C3R ippiYCbCr422ToBGR555LS_MCU_16s16u_P3C3R ippiYCbCr411ToBGR555LS_MCU_16s16u_P3C3R ippiYCbCr444ToBGR565LS_MCU_16s16u_P3C3R ippiYCbCr422ToBGR565LS_MCU_16s16u_P3C3R ippiYCbCr411ToBGR565LS_MCU_16s16u_P3C3R ippiDCTQuantFwdTableInit_JPEG_8u16u ippiDCTQuantFwd_JPEG_16s ippiDCTQuantFwd_JPEG_16s_I ippiDCTQuantInvTableInit_JPEG_8u16u ippiDCTQuantInv_JPEG_16s ippiDCTQuantInv_JPEG_16s_I ippiEncodeHuffmanSpecInit_JPEG_8u ippiEncodeHuffman8x8_Direct_JPEG_16s1u_C1 ippiDecodeHuffmanSpecInit_JPEG_8u ippiDecodeHuffman8x8_Direct_JPEG_1u16s_C1
Cryptography	ippsPRNGBufferSize ippsPRNGInit ippsPrimeBufferSize ippsPrimeInit ippsRSABufferSizes ippsRSAInit ippsSHA1BufferSize ippsSHA1Init ippsSHA1Update ippsSHA1Final ippsSHA1MessageDigest	ippsPRNGBufferSize ippsPRNGInit ippsPrimeBufferSize ippsPrimeInit ippsRSABufferSizes ippsRSAInit ippsSHA1BufferSize ippsSHA1Init ippsSHA1Update ippsSHA1Final ippsSHA1MessageDigest
Image Processing	ippiFFTInitAlloc_R_8u ippiFFTFree_R_8u ippiFFTGetBufSize_R_8u ippiFFTFwd_RTtoPack_8u32s_C1R ippiFFTFwd_RTtoPack_8u32s_C3R	ippiFFTInitAlloc_R_32s ippiFFTFree_R_32s ippiFFTGetBufSize_R_32s ippiFFTFwd_RTtoPack_8u32s_C1RSfs ippiFFTFwd_RTtoPack_8u32s_C3RSfs

	ippiRGBToYUV422_8u_C3R ippiYUV422ToRGB_8u_C3R	ippiRGBToYUV422_8u_C3C2R ippiYUV422ToRGB_8u_C2C3R
Signal Processing	ippsSubInvC_16s_I ippsSubInvC_16s_Isfs ippsToneGetSizeQ15_16s ippsTriangleGetSizeQ15_16s ippsSubC_16s ippsSubC_16s_Sfs ippsMulC_16s ippsMulC_16s_Sfs ippsAddC_16s ippsAddC_16s_Sfs ippsThreshold_GTValLTVal_16s ippsThreshold_GTValLTVal_16s_I ippsFFTFwd_CToC_16s_Sfs ippsFFTInv_CToC_16s_Sfs ippsFFTInit_C_16s ippsFFTGetBufSize_C_16s	ippsSubCRev_16s_I ippsSubCRev_16s_Isfs ippsToneGetStateSizeQ15_16s ippsTriangleGetStateSizeQ15_16s ippsSubC_16s ippsSubC_16s_Sfs ippsMulC_16s ippsMulC_16s_Sfs ippsAddC_16s ippsAddC_16s_Sfs ippsThreshold_LTValGTVal_16s ippsThreshold_LTValGTVal_16s_I ippsFFTFwd_CToC_16sc_Sfs ippsFFTInv_CToC_16sc_Sfs ippsFFTInitAlloc_C_16sc ippsFFTGetBufSize_C_16s

関数詳細については、<IPP インストールフォルダ>\DOC ディレクトリにインストールされる関数マニュアルをご参照ください。