

インテル開発環境 (デバッグフェーズ対応表)

デバッグフェーズ	機能	JTAG-ICE (UniSTAC /J ,EJ-Debug)	FULL-ICE (UniSTAC ASSP)	Intel(R) C++ SDT	Intel(R) C++ Compiler for Platform Builder	Intel(R) C++ Compiler for MS eMbedded VC++	VTune
実ボード作成前	シミュレータ			(XDBシミュレータ)			
	評価ボード						
ハードウェア (注1)	デバッガ基本機能(注2)			(JTAG-ICE使用)			
	フラッシュメモリ書込み			(JTAG-ICE使用)			
ブート部	コンパイラ						
	デバッガ基本制御			(JTAG-ICE使用)			
	フラッシュメモリ書込み			(JTAG-ICE使用)			
	フルICE機能(注3)						
デバイスドライバ (注4)	コンパイラ				(WinCE.NET)		
	デバッガ基本機能(注2)				(WinCE.NET)		
	フラッシュメモリ書込み			(JTAG-ICE使用)			
	フルICE機能(注3)						
	パフォーマンス測定						(CE.NET)
カーネル (注4)	コンパイラ				(WinCE.NET)		
	デバッガ基本機能(注2)				(WinCE.NET)		
	フラッシュメモリ書込み			(JTAG-ICE使用)			
	フルICE機能(注3)						
	パフォーマンス測定						(CE.NET)
ミドルウェア (注4)	コンパイラ				(WinCE.NET)		
	デバッガ基本機能(注2)	(注5)	(注5)		(WinCE.NET)		
	フラッシュメモリ書込み			(JTAG-ICE使用)			
	フルICE機能(注3)		(注5)				
	パフォーマンス測定						(CE.NET)
アプリケーション (注4)	コンパイラ				(WinCE.NET)	(WinCE.NET)	
	デバッガ基本機能(注2)	(注5)	(注5)		(WinCE.NET)	(WinCE.NET)	
	フラッシュメモリ書込み			(JTAG-ICE使用)			
	フルICE機能(注3)		(注5)				
	パフォーマンス測定						(CE.NET)

(注1)ハードウェアデバッグでは、最低限、電源/クロック/リセット等が正常に動作している必要がある。

(注2)デバッガ基本機能は、GO、BREAK、STEP、メモリ参照/変更、レジスタ参照/変更、ダウンロード等を示す。

(注3)フルICE機能は、リアルタイムバストレース、エミュレーションメモリ等を示す。

(注4)各ソフトウェア開発フェーズにおける対応は、OSにより異なる場合があります。

(注5)エミュレータにおけるアプリケーションデバッグ対応は、OSにより異なります。